



Séminaire Informatique Haute Performance @ Campus Teratec

**Séminaire n°48 du Vendredi 24 Juin 2016, 10h, Ter@tec.**  
**Llvm, compilation et plus.**

**Vendredi** 24 Juin 2016, Arnaud de Grandmaison, Ingénieur à ARM, nous fera une présentation sur les différents aspects du projet LLVM, que ce soit lié à la compilation de code ou à l'aide au développement.

Voici le résumé de cette présentation qui aura lieu dans la salle Paul Gauguin à Ter@tec, à 10h

**Llvm, compilation et plus.**

Arnaud de Grandmaison présentera différents aspects du projet LLVM. Après une revue des différents projets (LLVM, Clang, libc++, lld, lldb, ...), quelques facettes moins connues du projet, bien qu'extrêmement utiles pour les développeurs, seront présentées : complétion automatique de code, fuzzing, sanitizers, ...

Il abordera les différents sujets de discussions du moment, les axes de développement en cours, et reviendra sur quelques améliorations récemment ajoutées, en particulier concernant la vectorisation.

---

**Arnaud de Grandmaison** a débuté chez VLSI Technology en 1995, en conception d'ASIC, en utilisant différents processeurs (Z80, ARM, Oak+). Il a ensuite été en charge pour DiBcom des outils de développement, basés sur LLVM, pour un DSP spécifiquement développé pour la démodulation de la télévision numérique en situation de mobilité. Il a finalement rejoint la société ARM il y a 2 ans, pour implémenter dans LLVM le support des nouvelles architectures et améliorer les performances du code générés pour ces processeurs. Il est également un membre actif de la communauté LLVM et a organisé plusieurs conférences LLVM en Europe

---